

Bibliografie

- [Almaini, 1995] **Almaini, A., Miller, J., Thomson, P., Billina, S.**, State assignment of finite state machines using a genetic algorithm, *IEE Proc.-Comput. Digit. Tech.*, vol.142, no.4, July 1995, pp. 279-286
- [AMD, 1996] * * * , Flash Memory Products. 1996 Data Book/Handbook, *Advanced Micro Devices*, 1996
- [Andronescu, 2001] **Andronescu, Gh.**, Sisteme digitale, *Editura MATRIX ROM, București*, 2001
- [Ardelean, 1986] **Ardelean, I., Giuroiu, H., Petrescu, L.**, Circuite integrate CMOS. Manual de utilizare, *Editura Tehnică, București*, 1986
- [Baumgartner, 1985] **Baumgartner, W.**, Pulse Fundamentals and Small-Scale Digital Circuits, *Reston Publishing Company, Reston, Virginia*, 1985
- [Bistriceanu, 1997] **Bistriceanu, E. Gh.**, Algebre booleene și circuite digitale, *Editura MATRIX ROM, București*, 1997
- [Blakeslee, 1988] **Blakeslee, T. R.**, Proiectarea cu circuite logice MSI și LSI standard, *Editura Tehnică, București*, 1988
- [Bomar, 2002] **Bomar, B.W.**, Implementation of Microprogrammed Control in FPGAs, *IEEE Transactions on Industrial Electronics*, vol. 49, no. 2, april 2002
- [Friedman, 1986] **Friedman, A. D.**, Fundamentals of logic design and switching theory, *Computer Science Press, Rockville, Maryland*, 1986
- [Gontean, 1997] **Gontean, A., Băbăiță, M.**, Structuri logice programabile. Aplicații, *Editura de Vest, Timișoara*, 1997
- [Gwennap, 1996] **Gwennap, L.**, Nașterea unui cip, *BYTE ROMANIA*, vol. 2, nr. 12, decembrie 1996, pg. 57-62

- [Hill, 1993] **Hill, F. J., Peterson, G. R.**, Computer Aided Logical Design with Emphasis on VLSI, *John Wiley & Sons, New-York - Toronto - Singapore, Fourth Edition, 1993*
- [Hummel, 1996] **Hummel, R. L.**, Opt căi spre viitor, *BYTE ROMÂNIA*, vol. 2, nr. 12, decembrie 1996, pg. 63-66
- [Lupu, 1995] **Lupu, C.**, Microprocesoare 2/4/8 biți, *Editura Militară, București, 1995*
- [Maican, 1980] **Maican, S.**, Sisteme numerice cu circuite integrate, *Editura Tehnică, București, 1980*
- [Mange, 1987] **Mange, D.**, Analyse et synthèse des systèmes logiques, *Presses Polytechniques Romandes, Lausanne, 1987*
- [Mange, 1990] **Mange, D.**, Systèmes microprogrammés: une introduction au magique, *Presses Polytechniques et Universitaires Romandes, Lausanne, 1990*
- [Mihalcea, 1992] **Mihalcea, A., Tabarcea, P.**, Orele fierbinți ale electronicii, *Editura Militară, București, 1992*
- [Morris, 1974] **Morris, R. L., Miller, J. L.**, Proiectarea cu circuite integrate TTL, *Editura Tehnică, București, 1974*
- [Mowle, 1976] **Mowle, F. J.**, A Systematic Approach to Digital Logic Design, *Addison-Wesley Publishing Company, Massachusetts, 1976*
- [Mureșan, 1996] **Mureșan, T., Gontean, A., Băbăiță, M., Demian, P.**, Circuite integrate numerice. Aplicații, *Editura de Vest, Timișoara, 1996*
- [Olteanu, 1991] **Olteanu, D., Popescu, C. A.**, Circuite integrate pe arii de porți logice, *Editura Tehnică, București, 1991*
- [Pop, 1986] **Pop, V.**, Analiza și sinteza dispozitivelor numerice, 2vol., *Institutul Politehnic "Traian Vuia", Timișoara, 1986*
- [Popa, 1996] **Popa, R., Cruceru, C., Iliev, M.**, "Uncertainty in Testing of Open Circuit Supply Faults in CMOS Logic Circuits", *The Annals of "Dunarea de Jos" University of Galati, fascicle III, 1996, pp. 44-47*
- [Popa, 1998] **Popa, R.**, Cercetări privind elaborarea unor noi metode și tehnici de testare și reconfigurare automată a structurilor numerice, *Teză de doctorat - Universitatea "Dunărea de Jos", Galați, 1998*

- [Stauffer, 1989] **Stauffer, A.**, Systèmes numériques câblés et microprogrammés, *Presses Polytechniques Romandes, Lausanne, 1989*
- [Sztojanov, 1997] **Sztojanov, I., Pașca, S.**, Analiza asistată de calculator a circuitelor electronice. Ghid practic PSpice, *Editura Teora, București, 1997*
- [Ștefan, 1983] **Ștefan, M. Gh., Drăghici, I. V., Mureșan, T., Barbu, E.**, Circuite integrate digitale, *Editura Didactică și Pedagogică, București, 1983*
- [Ștefan, 1991] **Ștefan, M. Gh.**, Funcție și structură în sistemele digitale, *Editura Academiei Române, București, 1991*
- [Ștefan, 1992] **Ștefan, Gh., Bistriceanu, V.**, Circuite integrate digitale. Probleme. Proiectare, *Editura Didactică și Pedagogică, București, 1992*
- [Ștefan, 1993] **Ștefan, Gh.**, Circuite integrate digitale, *Editura DENIX, București, 1993*
- [Ștefan, 2000] **Ștefan, Gh.**, Circuite și sisteme digitale, *Editura Tehnică, București, 2000*
- [TI, 1997] * * *, Advanced System Logic. Application Reports and Product Selection, *Texas Instruments, January 1997, CD-ROM SDZDE01A*
- [Toacșe, 1996] **Toacșe, G., Nicula, D.**, Electronică digitală, *Editura Teora, București, 1996*
- [Valachi, 1986] **Valachi, Al., Bârsan, M.**, Tehnici numerice și automate, *Editura Junimea, Iași, 1986*
- [Vásárhelyi, 1998] **Vásárhelyi, J.**, Proiectarea cu circuite logice programabile, *Editura Albastră, Cluj-Napoca, 1998*
- [Wakerly, 1990] **Wakerly, J. F.**, Digital Design Principles and Practices, *Prentice Hall, Englewood Cliffs, New Jersey, 1990*
- [Wilkinson, 2002] **Wilkinson, B.**, Electronica digitală. Bazele proiectării, *Editura Teora, București, 2002*
- [Xilinx, 1993] * * *, The Programmable Logic Data Book, *Xilinx Inc., San Jose, California, 1993*