

Curs 18

Sinteza circuitelor

1 Formularea problemei sintezei circuitelor

În sinteza circuitelor *se dau* (se impun):

- **performanțele** pe care circuitul trebuie să le realizeze. Aceste performanțe pot fi diverse, în funcție de natura circuitului sintetizat. Astfel, pentru uniporturi se impune imitanța care trebuie realizată ; pentru diporturi pasivi – matricea Z (sau altă matrice a parametrilor diportului) ; pentru diporturi activi – funcția de transfer care trebuie realizată etc ;

- **tipul de realizare**, care poate fi: realizare LC sau RC sau RLC sau ARC (cu amplificatoare operaționale) etc.

Se cer : schema circuitului și valorile numerice ale elementelor componente.

Alături de datele impuse menționate (performanțele și tipul de realizare), la sinteza circuitelor se pot avea în vedere și alte cerințe suplimentare, ca de exemplu :

- minimizarea costului circuitului ;
- reducerea componentelor mai dificil de realizat (de ex. inductivități),
- minimizarea sensibilității în raport cu variațiile posibile ale elementelor de circuit (rezistențe, capacități etc). Fie P performanța cerută circuitului și x_1, x_2, \dots, x_n parametrii de circuit prin care se exprimă această performanță (de ex., valori de rezistențe, capacități etc). Funcția $P(x_1, x_2, \dots, x_n)$ exprimă performanța în raport cu elementele de circuit.

Aceste elemente au fost astfel calculate, încât performanța să fie cea impusă în problema de sinteză. Adesea, se cere ca variațiile aleatoare ale valorilor elementelor de circuit să influențeze cât mai puțin performanța P . Este știut că elementele (componentele) de circuit se realizează cu o anumită toleranță, care determină costul acestora. Sensibilitatea circuitului în raport cu componenta i este :

$$s_{Pi} = \frac{\partial P}{\partial x_i} \quad (1)$$

iar vectorul sensibilităților circuitului este

$$\mathbf{s}_P = [s_{P1}, s_{P2}, \dots, s_{Pn}]^T \quad (2)$$

De regulă se impune minimizarea normei vectorului \mathbf{s}_P , astfel încât realizarea circuitului să nu fie afectată sensibil de variațiile inerente ale valorilor componentelor sau să nu fie necesară utilizarea unor componente cu înalte performanțe de toleranță (care sunt foarte scumpe).

2. Realizabilitatea fizică a circuitelor electrice

Primul aspect care trebuie să fie analizat într-o problemă de sinteză este cel al realizabilității fizice a circuitului căruia i se impun performanțele date. Cerințele de performanță se exprimă, de regulă, printr-o **funcție de circuit**. Aceasta poate fi :

- o funcție de circuit de tip imitanță (impedanță sau admitanță), care caracterizează fie un uniport, fie o poartă a unui diport sau multiport ;

- o funcție de circuit ce exprimă un transfer : imitanță de transfer (când mărimile cauză și efect sunt de natură diferită) sau funcție de transfer (când mărimile cauză și efect sunt de aceeași natură fizică).

Având în vedere varietatea funcțiilor de circuit, în cele ce urmează se va aborda numai realizabilitatea imitanțelor ce caracterizează uniportii (sau porțile diporților), precum și realizabilitatea funcțiilor de transfer ale circuitelor active.

Realizabilitatea uniporturilor

Fie $F(s)$ imitanța impusă unui uniport într-o problemă de sinteză. Uniportul este realizabil dacă funcția $F(s)$ este **real pozitivă**, adică

- 1) $F(s)$ este reală dacă s este real ;
- 2) $\operatorname{Re}\{F(s)\}\big|_{\operatorname{Re}\{s\} \geq 0} \geq 0$ (3)

Verificarea acestor condiții se face, de regulă, indirect, prin intermediul proprietăților funcțiilor real pozitive. Se vor prezenta în cele ce urmează acele proprietăți ale funcțiilor real pozitive, care pot fi ușor de verificat.

- Hodograful funcției $F(j\omega)$ este inclus în semiplanul drept.
- Toți polii situați pe axa imaginară sunt simpli și au reziduul real și pozitiv.
- Gradul numărătorului și gradul numitorului nu pot să difere mai mult de o unitate (excesul de zerouri sau de poli nu poate depăși unitatea). Această proprietate este consecința condiției că o funcție real pozitivă nu poate avea poli cu multiplicitate mai mare ca 1, pentru $s = 0$ și $s = \infty$.
- Dacă $F(s)$ este real pozitivă, atunci $1/F(s)$ este real pozitivă.
- O funcție real pozitivă care are toți polii pe axa imaginară se numește **funcție de reactanță**. O funcție de reactanță are toți polii și toate zerourile **alternând** pe axa imaginară.
- Numărătorul și numitorul funcției $F(s)$ sunt polinoame Hurwitz.

Realizabilitatea funcțiilor de transfer ale circuitelor active. Un circuit activ se consideră realizabil fizic dacă funcția de transfer impusă în problema de sinteză corespunde unui sistem stabil

3. Sinteza uniporturilor LC

Sinteza uniporturilor LC este utilă nu numai pentru obținerea circuitului LC aferent unei imitanțe impuse, dar și ca etapă preliminară în sinteza circuitelor RC. În cele ce urmează se prezintă două categorii de metode de sinteză, considerate ca fiind fundamentale : metodele de sinteză Foster și metodele de sinteză Cauer.

Metode de sinteză Foster

Prima metodă Foster se referă la situația când se impune realizarea unei **impedanțe** :

$$Z(s) = \frac{P(s)}{Q(s)} \quad (4)$$

Rezolvând ecuația $Q(s) = 0$, se determină polii funcției $Z(s)$, care este o **funcție de reactanță**. Toți polii sunt situați pe axa imaginară, putând fi $s_i = \pm j\omega_i$; $i = \overline{1, n}$. La aceștia se adaugă polii din origine și/sau de la infinit. Funcția $Z(s)$ se descompune în fracții simple, de forma:

$$Z(s) = \frac{k_0}{s} + \sum_{i=1}^n \frac{k_i s}{s^2 + \omega_i^2} + k_\infty s \quad (5)$$

în care $k_0, k_i, i = \overline{1, n}$ și k_∞ se calculează cu relațiile :

$$k_0 = sZ(s)|_{s=0}; \quad k_i = \frac{s^2 + \omega_i^2}{s} Z(s)|_{s^2 = -\omega_i^2}, i = \overline{1, n}; \quad k_\infty = \frac{Z(s)}{s} \Big|_{s=\infty} \quad (6)$$

Suma din expresia (5) a impedanței arată că circuitul va fi format din $n+2$ blocuri conectate **în serie** (la conexiunea în serie impedanțele se însumează), fiecare bloc având impedanța egală cu un termen din suma respectivă. Astfel, primul termen, k_0 / s , corespunde unei capacități $C_0 = 1/k_0$ (fig. 1.a), deoarece această capacitate are impedanța $1/sC_0 = k_0 / s$. Ultimul termen, $k_\infty s$, corespunde unei inductivități $L_\infty = k_\infty$ (fig. 1.b), impedanța acesteia fiind $L_\infty s = k_\infty s$. Termenul general al sumei din (5) se pune sub forma

$$\frac{k_i s}{s^2 + \omega_i^2} = \frac{1}{s \frac{1}{k_i} + \frac{1}{s} \frac{\omega_i^2}{k_i}} \quad (7)$$

Deoarece termenul considerat reprezintă o impedanță, inversul lui, adică $s \frac{1}{k_i} + \frac{1}{s} \frac{\omega_i^2}{k_i}$, reprezintă o admitanță. Ea este compusă din doi termeni, la care corespund două elemente conectate în paralel (la conexiunea în paralel admitanțele se însumează). Cele două elemente sunt : un condensator $C_i = 1/k_i$, cu admitanța $C_i s = \frac{1}{k_i} s$, și o inductivitate

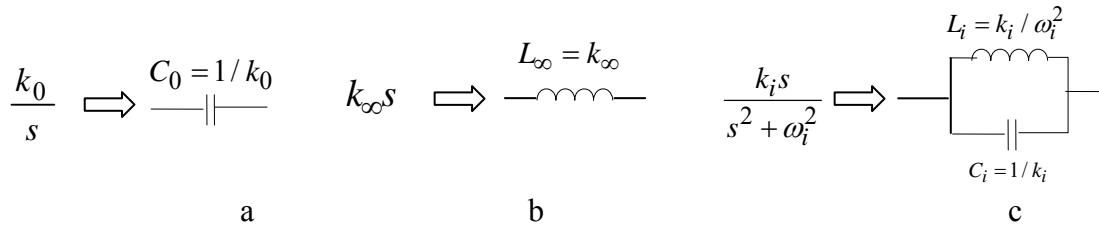


Fig. 1 Realizarea termenilor din suma (5)

$L_i = k_i / \omega_i^2$, cu admitanța $\frac{1}{L_i s} = \frac{1}{s} \frac{\omega_i^2}{k_i}$ (fig. 1.c). Schema de ansamblu a uniportului, conform relației (5), este dată în fig. 2.

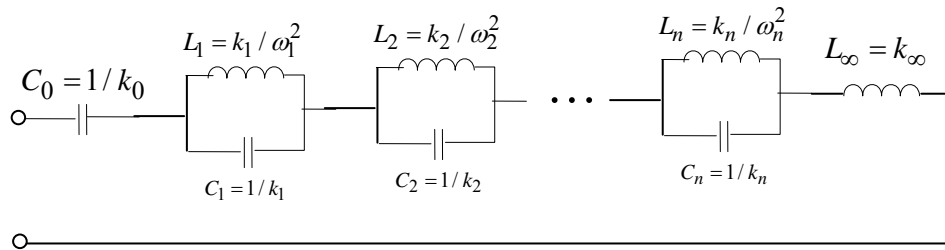


Fig.2 Schema uniportului sintetizat cu prima metodă Foster

Exemplu. 1 Să se sintetizeze circuitul având

$$Z(s) = \frac{(s^2 + 2)(s^2 + 5)}{s(s^2 + 3)(s^2 + 8)} \quad (8)$$

Se exprimă $Z(s)$ sub forma

$$Z(s) = \frac{k_0}{s} + \frac{k_1 s}{(s^2 + 3)} + \frac{k_2 s}{(s^2 + 8)} \quad (9)$$

în care

$$k_0 = \frac{(s^2 + 2)(s^2 + 5)}{(s^2 + 3)(s^2 + 8)} \Big|_{s=0} = \frac{10}{24}; \quad k_1 = \frac{(s^2 + 2)(s^2 + 5)}{s^2(s^2 + 8)} \Big|_{s^2=-3} = \frac{2}{15}; \quad k_2 = \frac{(s^2 + 2)(s^2 + 5)}{s^2(s^2 + 3)} \Big|_{s^2=-8} = \frac{18}{40} \quad (10)$$

Schema uniportului este dată în fig. 3.

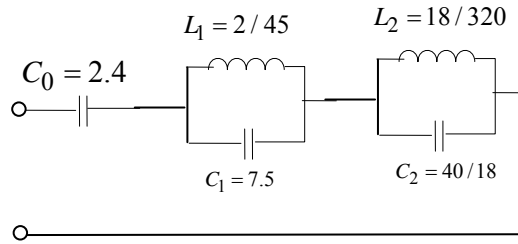


Fig.3 Schema uniportului din exemplul 1

A doua metodă Foster se referă la situația când se impune realizarea unei **admitanțe**. Ca și în cazul anterior, funcția

$$Y(s) = \frac{P(s)}{Q(s)} \quad (11)$$

se descompune în fracții simple :

$$Y(s) = \frac{k_0}{s} + \sum_{i=1}^n \frac{k_i s}{s^2 + \omega_i^2} + k_\infty s \quad (12)$$

în care $k_0, k_i, i = \overline{1, n}$ și k_∞ se calculează în mod similar cazului anterior.

Circuitul este format din $n+2$ ramuri conectate în paralel, fiecare ramură având admitanța egală cu un termen din suma (12). Primul termen, k_0 / s , corespunde unei inductivități $L_0 = 1 / k_0$ (fig. 4.a) , deoarece această inductivitate are admitanța $1 / sL_0 = k_0 / s$. Ultimul termen, $k_\infty s$, corespunde unei capacități $C_\infty = k_\infty$ (fig. 4.b) , admitanța acesteia fiind $C_\infty s = k_\infty s$. Termenul general al sumei din (9), care este o admitanță, se pune sub forma

$$\frac{k_i s}{s^2 + \omega_i^2} = \frac{1}{s \frac{1}{k_i} + \frac{1}{s} \frac{\omega_i^2}{k_i}} \quad (13)$$

în care expresia $s \frac{1}{k_i} + \frac{1}{s} \frac{\omega_i^2}{k_i}$, reprezintă o impedanță. Fiind o sumă de doi termeni, ea corespunde unei conexiuni în serie a două elemente. Cele două elemente sunt : o inductivitate $L_i = 1/k_i$, cu impedanța $L_i s = \frac{1}{k_i} s$, și o capacitate $C_i = k_i / \omega_i^2$, cu impedanța $\frac{1}{C_i s} = \frac{1}{s} \frac{\omega_i^2}{k_i}$ (fig. 4.c).

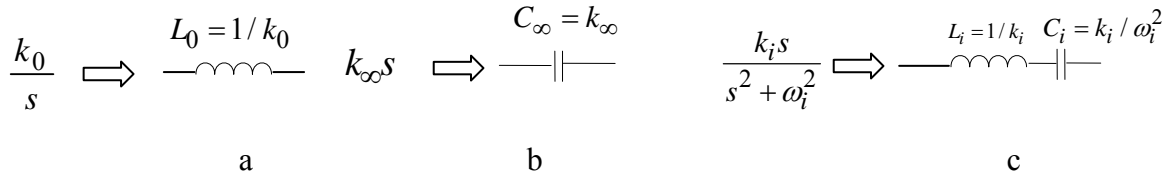


Fig.4 Realizarea termenilor din suma (10)

Schema de ansamblu a uniportului, conform relației (12), este dată în fig. 5.

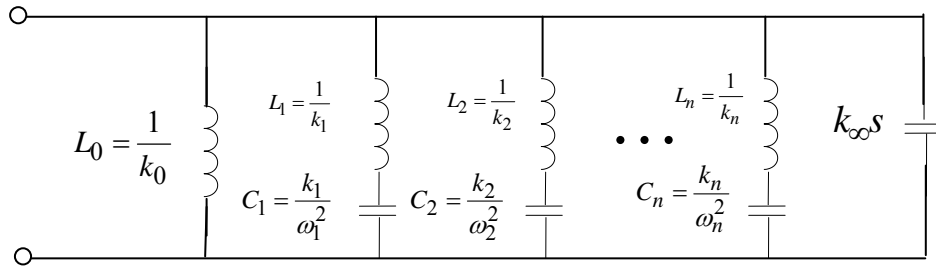


Fig.5 Schema uniportului sintetizat cu a doua metodă Foster

Exemplu. Să se sintetizeze circuitul având

$$Y(s) = \frac{s(s^2 + 4)}{(s^2 + 1)(s^2 + 9)} \quad (14)$$

Se exprimă $Y(s)$ sub forma

$$Y(s) = \frac{k_1 s}{(s^2 + 1)} + \frac{k_2 s}{(s^2 + 9)} \quad (15)$$

$$\text{în care } k_1 = \frac{(s^2 + 4)}{(s^2 + 9)} \Big|_{s^2 = -1} = \frac{3}{8} ; \quad k_2 = \frac{(s^2 + 4)}{(s^2 + 1)} \Big|_{s^2 = -9} = \frac{5}{8} \quad (16)$$

Schema uniportului este dată în fig. 6.

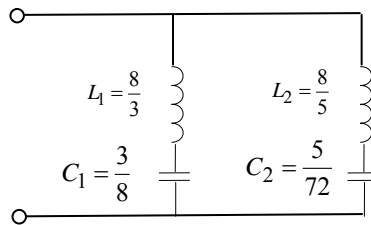


Fig.6 Schema uniportului sintetizat cu metoda a doua Foster

Metode de sinteză Cauer

Prima metodă Cauer . Fie $Z(s)$ o impedanță care se cere a fi sintetizată. Pornind de la expresia (5) a impedanței, prin aducere la același numitor, se aduce funcția $Z(s)$ sub forma raportului a două polinoame. Gradul maxim al polinomului de la numărător este $2p$, unde $p = n+1$, iar gradul maxim al polinomului de la numitor este $2p-1$:

$$Z(s) = \frac{P_{2p}(s)}{Q_{2p-1}(s)} = \frac{\sum_{i=0}^p a_{2i}s^{2i}}{\sum_{i=1}^p b_{2i-1}s^{2i-1}} \quad (17)$$

în care notațiile $P_{2p}(s)$ și $Q_{2p-1}(s)$ semnifică faptul că cele două polinoame au gradele $2p$, respectiv $2p-1$. Se observă că funcția $Z(s)$ are un pol la infinit, adică $Z(\infty) = \infty$. Se împarte polinomul $P_{2p}(s)$ la $Q_{2p-1}(s)$ și rezultă :

$$Z(s) = \frac{P_{2p}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{P_{2p-2}(s)}{Q_{2p-1}(s)} \quad (18)$$

unde $\alpha_1 s$ este câtul, iar $P_{2p-2}(s)$ este restul împărțirii, adică un polinom de grad $2p-2$. Prin operația menționată, spunem că ***s-a extras polul de la infinit***, iar raportul dintre rest și împărțitor, adică dintre polinoamele $P_{2p-2}(s)$ și $Q_{2p-1}(s)$, nu are pol la infinit. În continuare, expresia (18) se pune sub forma :

$$Z(s) = \frac{P_{2p}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{P_{2p-2}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{1}{\frac{Q_{2p-1}(s)}{P_{2p-2}(s)}} \quad (19)$$

Aici, raportul polinoamelor $Q_{2p-1}(s)$ și $P_{2p-2}(s)$ are pol la infinit. Prin împărțire se extrage acest pol, rezultând câtul $\alpha_2 s$ și restul $Q_{2p-3}(s)$, care este un polinom de gradul $2p-3$:

$$Z(s) = \frac{P_{2p}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{P_{2p-2}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{1}{\alpha_2 s + \frac{Q_{2p-3}(s)}{P_{2p-2}(s)}} \quad (20)$$

În continuare, se pune expresia (20) sub forma

$$Z(s) = \frac{P_{2p}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{P_{2p-2}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{1}{\alpha_2 s + \frac{1}{\frac{P_{2p-2}(s)}{Q_{2p-3}(s)}}}} \quad (21)$$

și se extrage din nou polul de la infinit, prin împărțirea polinoamelor $P_{2p-2}(s)$ și $Q_{2p-3}(s)$. Continuând operațiile menționate, prin extragerea succesivă a polilor de la infinit, funcția $Z(s)$ se pune sub forma :

$$Z(s) = \frac{P_{2p}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{1}{\alpha_2 s + \frac{1}{\alpha_3 s + \frac{1}{\alpha_4 s + \dots}}} \quad (22)$$

Se obține o fracție continuă, care se scrie sub forma :

$$Z(s) = \frac{P_{2p}(s)}{Q_{2p-1}(s)} = \alpha_1 s + \frac{1}{\alpha_2 s} + \frac{1}{\alpha_3 s} + \frac{1}{\alpha_4 s} + \dots + \frac{1}{\alpha_{2n} s} \quad (23)$$

Acestei expresii îi corespunde schema în scară a uniportului, dată în fig. 7.

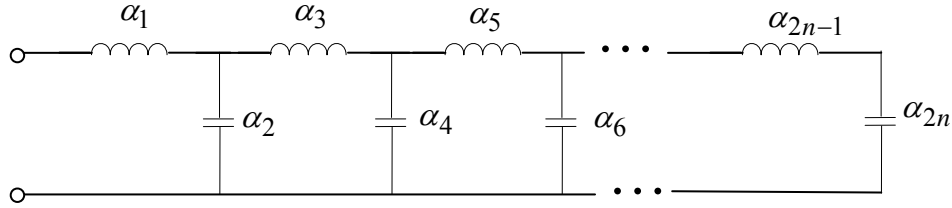


Fig. 7 Uniport în scară sintetizat prin prima metodă Cauer

Exemplu Să se sintetizeze prin prima metodă a lui Cauer circuitul care are impedanța

$$Z(s) = \frac{s^4 + 10s^2 + 9}{s^3 + 4s} \quad (24)$$

Se observă că, prin datele problemei, modelul circuitului este același cu cel din exemplul considerat la metoda a doua a lui Foster. Expresia (24) se scrie succesiv :

$$Z(s) = s + \frac{6s^2 + 9}{s^3 + 4s} = s + \frac{1}{\frac{s^3 + 4s}{6s^2 + 9}} = s + \frac{1}{\frac{1}{6}s + \frac{2.5s}{6s^2 + 9}} = s + \frac{1}{\frac{1}{6}s + \frac{1}{\frac{6s^2 + 9}{2.5s}}} = s + \frac{1}{\frac{1}{6}s + \frac{12}{5}s + \frac{1}{5/18s}}$$

sau

$$Z(s) = s + \frac{1}{1/6s} + \frac{1}{12/5s} + \frac{1}{5/18s} \quad (25)$$

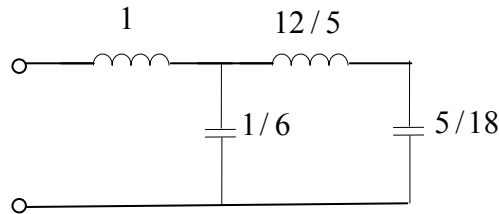


Fig. 8 Uniport sintetizat prin prima metodă Cauer

Schema circuitului este dată în fig. 8.

A doua metodă Cauer este similară primei metode, însă utilizează extragerea succesivă a polilor din origine. Fie $Z(s)$ o funcția de reactanță de forma (17), care are un pol în origine. Această funcție se poate pune sub forma :

$$Z(s) = \frac{k_0}{s} + Z_1(s) \quad (26)$$

unde k_0 este reziduul în origine. Funcția $Z_1(s)$ are un zero în origine, deci admitanța $Y_1(s) = 1/Z_1(s)$ va avea un pol în origine. Expresia (26) se pune sub forma :

$$Z(s) = \frac{1}{\beta_1 s} + \frac{1}{Y_1(s)} \quad (27)$$

unde $\beta_1 = 1/k_0$. Aici, se extrage polul din origine al admitanței $Y_1(s)$ și rezultă :

$$Z(s) = \frac{1}{\beta_1 s} + \frac{1}{\frac{1}{\beta_2 s} + Y_2(s)} \quad (28)$$

în care $Y_2(s)$ are un zero în origine, iar $Z_2(s) = 1/Y_2(s)$ are un pol în origine. Scriind expresia (28) sub forma

$$Z(s) = \frac{1}{\beta_1 s} + \frac{1}{\frac{1}{\beta_2 s} + \frac{1}{Z_2(s)}} \quad (29)$$

și extrăgând polul din origine al lui $Z_2(s)$, se obține

$$Z(s) = \frac{1}{\beta_1 s} + \frac{1}{\frac{1}{\beta_2 s} + \frac{1}{\frac{1}{\beta_3 s} + Z_3(s)}} \text{ etc,} \quad (30)$$

Rezultă că prin această extragere succesivă a polului din origine, funcția $Z(s)$ se poate pune sub forma fracției continue

$$Z(s) = \frac{1}{\beta_1 s} + \frac{1}{\frac{1}{\beta_2 s} + \frac{1}{\frac{1}{\beta_3 s} + \frac{1}{\frac{1}{\beta_4 s} + \dots + \frac{1}{\frac{1}{\beta_{2n} s}}}}} \quad (31)$$

Acestei expresii îi corespunde schema în scară a uniportului, dată în fig. 9.

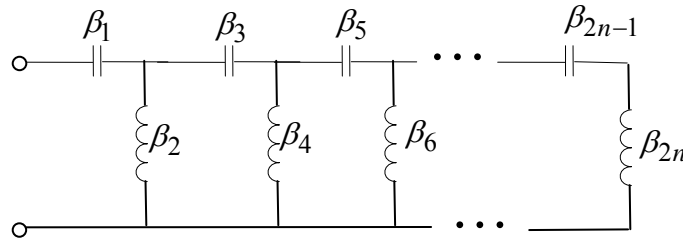


Fig. 9 Uniport în scară sintetizat prin a doua metodă Cauer

Exemplu Să se sintetizeze, cu a doua metodă a lui Cauer, circuitul care are impedența

$$Z(s) = \frac{s^4 + 10s^2 + 9}{s^3 + 4s} \quad (32)$$

Pentru ușurarea procedurii de extragere succesivă a polilor din origine, se pune expresia (32) sub forma

$$Z(s) = \frac{9s^{-4} + 10s^{-2} + 1}{4s^{-3} + s^{-1}} \quad (33)$$

În continuare, tratând funcția $Z(s)$ în raport cu variabila s^{-1} , se face extragerea polilor de la infinit, exact ca în cazul primei metode a lui Cauer. Evident, polii de la infinit în raport cu variabila s^{-1} sunt polii din origine în raport cu variabila s . Funcția (33) se scrie succesiv sub forma :

$$\begin{aligned} Z(s) &= \frac{9s^{-4} + 10s^{-2} + 1}{4s^{-3} + s^{-1}} = \frac{9}{4}s^{-1} + \frac{31/4s^{-2} + 1}{4s^{-3} + s^{-1}} = \frac{9}{4}s^{-1} + \frac{1}{\frac{4s^{-3} + s^{-1}}{31/4s^{-2} + 1}} = \frac{9}{4}s^{-1} + \frac{1}{\frac{16}{31}s^{-1} + \frac{15/31s^{-1}}{31/4s^{-2} + 1}} = \\ &= \frac{9}{4}s^{-1} + \frac{1}{\frac{16}{31}s^{-1} + \frac{1}{\frac{31/4s^{-2} + 1}{15/31s^{-1}}}} = \frac{9}{4}s^{-1} + \frac{1}{\frac{16}{31}s^{-1} + \frac{1}{\frac{961}{60}s^{-1} + \frac{1}{15/31s^{-1}}}} \end{aligned}$$

sau

$$Z(s) = \frac{9}{6}s^{-1} + \frac{1}{\frac{16}{31}s^{-1}} + \frac{1}{\frac{961}{60}s^{-1}} + \frac{1}{\frac{15}{31}s^{-1}} \quad (34)$$

Această fracție continuă a fost dedusă prin extragerea polilor de la infinit în raport cu s^{-1} . Ea poate fi scrisă sub forma

$$Z(s) = \frac{1}{\frac{6}{9}s} + \frac{1}{\frac{1}{\frac{31}{16}s}} + \frac{1}{\frac{1}{\frac{60}{961}s}} + \frac{1}{\frac{1}{\frac{31}{15}s}} \quad (35)$$

și corespunde situației când s-ar extrage polii din origine în raport cu s . Schema circuitului rezultat este dată în fig. 10.

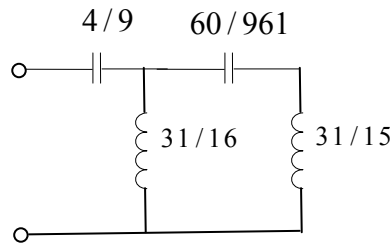


Fig. 10 Uniport sintetizat prin a doua metodă Cauer

3. Sinteza uniporturilor RC

Metode de tip Foster

Aceste metode utilizează două teoreme de transformare a imitanțelor circuitelor LC și RC, iar sinteza uniporturilor RC se face prin intermediul celor metodelor Foster, utilizate la sinteza uniporturilor LC.

Fie $Z_{LC}(s)$ și $Z_{RC}(s)$ impedanțele unor uniporturi LC, respectiv RC. Transformarea LC – RC are ca obiectiv găsirea unei impedanțe RC realizabile fizic, pornind de la o impedanță LC realizabilă fizic. Transformarea are la bază următoarele teoreme :

(T1) Orice impedanță $Z_{LC}(s)$, realizabilă fizic, poate fi transformată într-o impedanță $Z_{RC}(s)$, realizabilă fizic, și invers, prin intermediul relației

$$Z_{RC}(s^2) = \frac{Z_{LC}(s)}{s} \quad (36)$$

(T2) Orice admitanță $Y_{LC}(s)$, realizabilă fizic, poate fi transformată într-o admitanță $Y_{RC}(s)$, realizabilă fizic, și invers, prin intermediul relației

$$Y_{RC}(s^2) = sY_{LC}(s) \quad (37)$$

Prima metodă Foster de sinteză a uniporturilor RC utilizează teorema (T1). Fie $Z_{LC}(s)$ sub forma (5). In acest caz, este valabilă relația :

$$\frac{Z_{LC}(s)}{s} = \frac{k_0}{s^2} + \sum_{i=1}^n \frac{k_i}{s^2 + \omega_i^2} + k_\infty \quad (38)$$

și, în conformitate cu (T1) (v. rel. (36)), rezultă :

$$Z_{RC}(s^2) = \frac{k_0}{s^2} + \sum_{i=1}^n \frac{k_i}{s^2 + \omega_i^2} + k_\infty \quad (39)$$

Notând $\sigma_i = \omega_i^2$, din relația (39) se obține impedanța uniportului RC :

$$Z_{RC}(s) = \frac{k_0}{s} + \sum_{i=1}^n \frac{k_i}{s + \sigma_i} + k_\infty \quad (40)$$

Impedanței (40) îi corespunde o conexiune în serie cu $n + 2$ componente, cu schemele de realizare date în fig. 11.

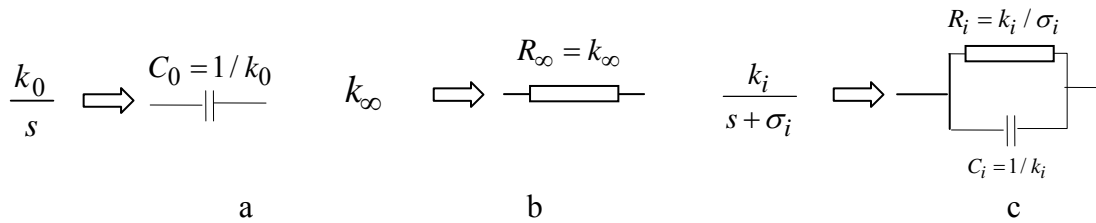


Fig. 11 Realizarea termenilor din suma (40)

Schema de ansamblu a uniportului RC, în conformitate cu relația (40), este dată în

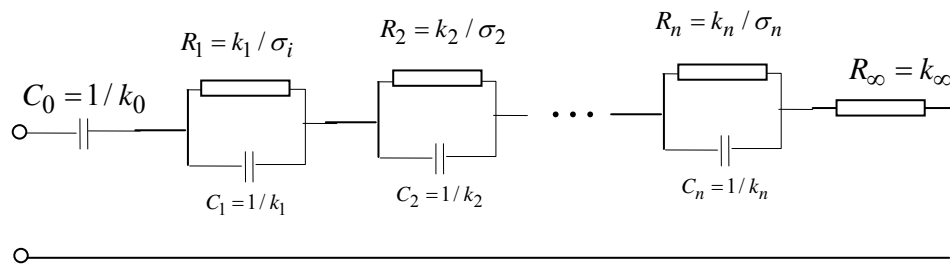


Fig.12 Schema uniportului sintetizat cu prima metodă Foster

fig. 12.

Algoritmul de sinteză a unui uniport RC, utilizând prima metodă Foster, este următorul :

0. Se dă impedanța $Z_{RC}(s)$ a circuitului care trebuie sintetizat.
1. Se determină $Z_{LC}(s)$, utilizând relația (36) : $Z_{LC}(s) = sZ_{RC}(s^2)$;
2. Se sintetizează $Z_{LC}(s)$ cu prima metodă Foster și se obține schema circuitului LC ;
3. In schema LC obținută, se înlocuiesc inductivitățile cu rezistențe, păstrându-se valorile numerice obținute la punctul 2.

Exemplu Să se sintetizeze circuitul RC care are impedanța

$$Z_{RC}(s) = \frac{(s+2)(s+5)}{s(s+3)(s+8)} \quad (41)$$

1. Utilizând teorema de echivalență (T1) rezultă impedanța $Z_{LC}(s)$:

$$Z_{LC}(s) = sZ_{RC}(s^2) = \frac{(s^2+2)(s^2+5)}{s(s^2+3)(s^2+8)} \quad (42)$$

2. Se sintetizează $Z_{LC}(s)$ obținut. Problema obținută este identică cu cea din cadrul exemplului 1, tratat la prima metodă Foster a uniporturilor LC. Rezultatul, adică schema LC obținută, este cea din fig. 3.
3. In schema obținută se înlocuiesc inductivitățile prin rezistențe, păstrându-se valorile numerice. Schema uniportului RC este dată în fig. 13.

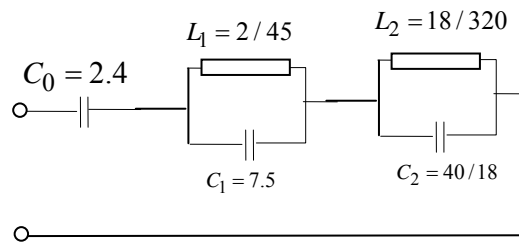


Fig.13 Schema uniportului RC sintetizat

Cea de a doua metodă Foster de sinteză a uniporturilor RC utilizează teorema de echivalență (T2). In acest caz, algoritmul de sinteză a unui uniport RC, este următorul :

0. Se dă admitanța $Y_{RC}(s)$ a circuitului care trebuie sintetizat.
1. Se determină $Y_{LC}(s)$, utilizând relația (37) : $Y_{LC}(s) = \frac{1}{s}Y_{RC}(s^2)$;
2. Se sintetizează $Y_{LC}(s)$ cu a doua metodă Foster și se obține schema circuitului LC ;
3. In schema LC obținută, se înlocuiesc inductivitățile cu rezistențe, păstrându-se valorile numerice obținute la punctul 2.

Metode de tip Cauer

Metodele de tip Cauer sunt similare celor din cazul uniporturilor LC. Pentru ilustrarea lor, se va considera cazul când impedanța impusă, realizabilă fizic, este de forma

$$Z_{RC}(s) = \frac{P_n(s)}{Q_n(s)} \quad (43)$$

unde $P_n(s)$ și $Q_n(s)$ sunt polinoame de gradul n . Prin procedura aplicată la sinteza Cauer a circuitelor LC (implicând împărțiri succesive de polinoame), se obține :

$$\begin{aligned} Z_{RC}(s) &= \frac{P_n(s)}{Q_n(s)} = \alpha_1 + \frac{P_{n-1}(s)}{Q_n(s)} = \alpha_1 + \frac{1}{\frac{Q_n(s)}{P_{n-1}(s)}} = \alpha_1 + \frac{1}{\alpha_2 s + \frac{Q_{n-1}(s)}{P_{n-1}(s)}} = \alpha_1 + \frac{1}{\alpha_2 s + \frac{1}{\frac{P_{n-1}(s)}{Q_{n-1}(s)}}} = \\ &= \alpha_1 + \frac{1}{\alpha_2 s + \frac{1}{\alpha_3 + \frac{P_{n-2}(s)}{Q_{n-1}(s)}}} = \alpha_1 + \frac{1}{\alpha_2 s + \frac{1}{\alpha_3 + \frac{1}{\frac{Q_{n-1}(s)}{P_{n-2}(s)}}}} = \alpha_1 + \frac{1}{\alpha_2 s + \frac{1}{\alpha_3 + \frac{1}{\alpha_4 s + \frac{Q_{n-2}(s)}{P_{n-2}(s)}}} \dots etc} \end{aligned}$$

sau

$$Z_{RC}(s) = \frac{P_n(s)}{Q_n(s)} = \alpha_1 + \left| \frac{1}{\alpha_2 s} \right| + \left| \frac{1}{\alpha_3} \right| + \left| \frac{1}{\alpha_4 s} \right| + \dots + \left| \frac{1}{\alpha_{2n} s} \right| \quad (44)$$

Schema în scară a uniportului RC este dată în fig. 14.

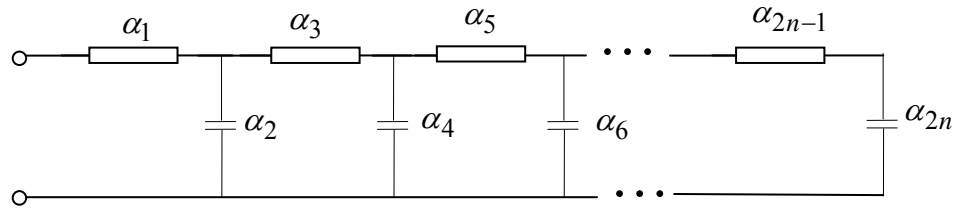


Fig. 14 Uniport în scară sintetizat prin prima metodă Cauer

Exemplu. Să se sintetizeze circuitul RC cu impedanța :

$$Z_{RC}(s) = \frac{s^2 + 6s + 8}{s^2 + 4s + 3} \quad (45)$$

Prin împărțiri succesive se obține

$$\begin{aligned} Z_{RC}(s) &= \frac{s^2 + 6s + 8}{s^2 + 4s + 3} = 1 + \frac{2s + 5}{s^2 + 4s + 3} = 1 + \frac{1}{\frac{s^2 + 4s + 3}{2s + 5}} = 1 + \frac{1}{0.5s + \frac{1.5s + 3}{2s + 5}} = \\ &= 1 + \frac{1}{0.5s + \frac{1}{\frac{2s + 5}{1.5s + 3}}} = 1 + \frac{1}{0.5s + \frac{1}{4/3 + \frac{1}{\frac{1.5s + 3}{1}}}} = 1 + \frac{1}{0.5s + \frac{1}{4/3 + \frac{1}{1.5s + 1/3}}} \end{aligned}$$

sau

$$Z_{RC}(s) = 1 + \left| \frac{1}{0.5s} \right| + \left| \frac{1}{4/3} \right| + \left| \frac{1}{1.5s} \right| + \left| \frac{1}{1/3} \right| \quad (46)$$

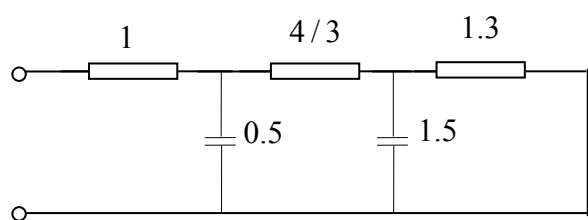


Fig. 15 Uniport RC sintetizat prin metodă Cauer

Schema uniportului RC sintetizat este dată în fig. 15.